

This Page Is Inserted by IFW Operations
and is not a part of the Official Record

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images may include (but are not limited to):

- BLACK BORDERS
- TEXT CUT OFF AT TOP, BOTTOM OR SIDES
- FADED TEXT
- ILLEGIBLE TEXT
- SKEWED/SLANTED IMAGES
- COLORED PHOTOS
- BLACK OR VERY BLACK AND WHITE DARK PHOTOS
- GRAY SCALE DOCUMENTS

IMAGES ARE BEST AVAILABLE COPY.

**As rescanning documents *will not* correct images,
please do not report the images to the
Image Problem Mailbox.**

DATA PROCESSOR

Patent Number: JP7064809
Publication date: 1995-03-10
Inventor(s): SUZUKI HIDETAKA
Applicant(s):: CANON INC
Requested Patent: ☐ JP7064809
Application Number: JP19930230883 19930824
Priority Number(s):
IPC Classification: G06F11/00 ; G06F3/08
EC Classification:
Equivalents:

Abstract

PURPOSE:To design and provide a maintenance processing program with a large number of degrees of freedom of design and less burden to design without degrading the use efficiency of a memory in a device main body by providing an application program on a memory card with the maintenance processing program to be executed at the time of pulling out the memory card.

CONSTITUTION:When the power source of a power system 11 is turned on, a CPU 1 executes the application program in a memory card 4 based on a basic soft. If a register request routine is included in the executing application program, an interrupt maintenance processing routine (maintenance processing program) included in the application program executed at present is registered in a RAM 2 based on this included routine. When the memory card 4 is pulled out of the device main body during execution of the application program, the CPU 1 controls true device to perform the maintenance processing in accordance with the maintenance processing program registered in the RAM 2 in the device main body.

Data supplied from the esp@cenet database - I2

(19)日本国特許庁 (J P)

(12) 公開特許公報 (A)

(11)特許出願公開番号

特開平7-64089

(43)公開日 平成7年(1995)3月10日

| (51) Int.Cl. ⁶ | 識別記号 | 庁内整理番号 | F I | 技術表示箇所 |
|---------------------------|--------|--------|-----|--------|
| G 0 2 F | 1/137 | | | |
| | 1/133 | 5 0 5 | | |
| | 1/1343 | | | |
| G 0 9 G | 3/36 | | | |

審査請求 未請求 請求項の数 3 O L (全 5 頁)

(21)出願番号 特願平5-216441

(22)出願日 平成5年(1993)8月31日

(71)出願人 000001889

三洋電機株式会社

大阪府守口市京阪本通2丁目5番5号

(72)発明者 小間 徳夫

大阪府守口市京阪本通2丁目18番地 三洋
電機株式会社内

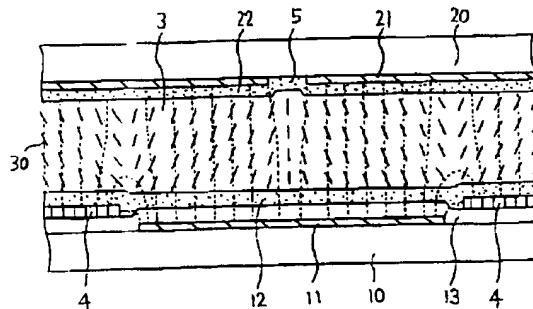
(74)代理人 弁理士 西野 卓嗣

(54)【発明の名称】 液晶表示装置

(57)【要約】

【目的】 垂直配向マトリクス液晶表示装置において、液晶分子の配向方向を制御することにより、ディスクリネーションの出現による、表示品位の低下を防止するとともに、視角特性を向上する。

【構成】 画素間に配向制御電極(4)を設け、これに他の全ての透明電極よりも高いか、または、低い実効電圧を印加し、かつ、透明電極に電極不在により形成された配向制御窓(5)を設けることにより、液晶層(3)中の電界を調整して、液晶分子の配向を制御する。



【特許請求の範囲】

【請求項1】 走査信号入力用の透明電極が設けられた基板と、データ信号入力用の透明電極が設けられた基板が、液晶層を挟んで貼り合わされてなる液晶表示装置であって、

前記2枚の基板の一方の基板上に、前記両透明電極が重畳する領域を囲む配向制御電極が設けられ、かつ、該配向制御電極には、該配向制御電極が設けられた基板上の他の透明電極とは異なる電圧が印加されことを特徴とする液晶表示装置。

【請求項2】 前記配向制御電極には、それが設けられた基板上の他の全ての透明電極よりも高いか、または、低い電圧が印加されることを特徴とする請求項1記載の液晶表示装置。

【請求項3】 前記両透明電極が重畳する領域の、少なくとも一方の透明電極には、所定の部分が取り除かれて形成された配向制御窓が設けられることを特徴とする請求項1または請求項2記載の液晶表示装置。

【発明の詳細な説明】

【0001】

【産業上の利用分野】 本発明は、マトリクス型液晶表示装置に関し、特に、液晶分子の配向を制御することにより、良好な視角特性と高表示品位を達成した液晶表示装置に関する。

【0002】

【従来の技術】 液晶表示装置は小型、薄型、低消費電力などの利点があり、特に、マトリクス配置された各画素を、マルチプレクス式に時分割駆動するマトリクス型は、画素数 $m \times n$ に対して、端子数が $m+n$ と少なく、大画面に適している。そのため、OA機器、AV機器などのディスプレイに用いられている。

【0003】 以下で、従来例を図7及び図8を参照しながら説明する。図7は平面図、図8は図7のC-C線に沿う断面図である。透明基板(10)上に、ITOなどの走査電極(11)が複数、互いに平行に配置されており、これを覆って全面には、垂直配向膜(12)が形成されている。また、一方の透明基板(20)上には、ITOなどのデータ電極(21)が同様に複数、互いに平行に配置され、これを覆って全面には、垂直配向膜(22)が形成されている。これら2枚の基板(10、20)が、走査電極(11)とデータ電極(21)が互いに直交するようにして貼り合わされ、隙間に負の誘電率異方性を持つ液晶よりなる液晶層(3)が設けられる。各走査電極(11)及びデータ電極(21)に所定の電圧が印加され、両電極(11、21)の交点として駆動される画素のうち、点表示として選択される画素には、閾値以上の実効電圧が印加されて光の透過率が制御され、これら複数の点表示の集合として、所望の表示画面が得られる。特に、液晶の初期配向を基板に対して垂直方向に設定した場合は、選択される画素では、液晶分子

を基板の面方向に傾斜させることにより、光の透過率が制御される。また、両基板(10、20)の外側に、偏光軸方向が互いに直交するように2枚の偏光板を配置することにより、非選択点では光が直交偏光子で完全に遮断されて黒になり、選択点では光が液晶層(3)で複屈折を受けて楕円偏光となり、画素を透過して白となる。更に、図示は省略したが、画素間を覆う遮光膜を2枚の基板のいずれかに設けることにより、画素間を常時黒に設定して、画質を向上させることができる。

10 【0004】

【発明が解決しようとする課題】 しかし、前述の液晶表示装置には、基板表面の段差や電極(11、21)間の横方向電界が、液晶の傾斜方向に影響を及ぼして配向ベクトルが不均一になり、配向ベクトルが互いに異なる領域の境界線上では、白表示中の画素に黒の部分が生じて、ディスクリネーションとなっていた。各画素ごとに異なる形状のディスクリネーションが生じると、選択中の白色が画素ごとに異なり、画質が悪化していた。

【0005】

20 【課題を解決するための手段】 本発明は前述の課題に鑑みて成され、第1に、走査信号入力用の透明電極が設けられた基板と、データ信号入力用の透明電極が設けられた基板が、液晶層を挟んで貼り合わされてなる液晶表示装置であって、前記2枚の基板の一方の基板上に、前記両透明電極が重畳する領域を囲む配向制御電極が設けられ、かつ、該配向制御電極には、該配向制御電極が設けられた基板上の他の透明電極とは異なる電圧が印加される構成である。

30 【0006】 第2に、第1の構成において、前記配向制御電極には、それが設けられた基板上の他の全ての透明電極よりも高いか、または、低い電圧が印加される構成である。第3に、第1又は第2の構成において、前記両透明電極が重畳する領域の、少なくとも一方の透明電極には、所定の部分が取り除かれて形成された配向制御窓が設けられた構成である。

【0007】

40 【作用】 全画素間に一体形成される配向制御電極の電位を、その配向制御電極が設けられた基板上の他の全ての透明電極よりも高く、または、低く設定することにより、透明電極と配向制御電極との電位差により、全画素と配向制御電極との間に電気力線が発生する。画素の周縁部に対応する液晶層中では、電気力線が透明電極から対向の透明電極に向かって、表示領域内から表示領域外へ斜め方向に伸びる。負の誘電率異方性を持つ液晶分子は、斜めの電気力線に従って傾斜するが、液晶の連続体性に基ずく弾性のために、分子長軸が電気力線に対して最短で直角に近付くように、画素の内側に向かって傾斜することで、エネルギー的に安定となる。即ち、配向制御電極による電界のために、全画素について、周縁部の液晶分子の傾斜方向が画素の内側になる。

3

【0008】更に、互いに対向する透明電極の少なくとも一方の表示部に、所定の形状の電極不在部分である配向制御窓を設けることにより、この部分では電気力線が存在しないので、配向制御窓に対応する領域では液晶分子は初期配向を保って、基板に垂直な状態に固定される。画素の4辺において配向制御電極により傾斜方向を画素の内側に規定された液晶は、その連続体性のために同じ傾斜方向を持つ液晶の領域が画素中央部にも及び、互いに異なる配向ベクトルを有する4つの領域の境界線が画素内に生ずるので、特に、配向制御窓を画素の対角線に対応するX字にすることにより、境界線が配向制御窓に完全に一致する。

【0009】

【実施例】以下で、本発明の一実施例を図1から図4を参照しながら説明する。図1は一方の基板(1)の一部平面図であり、図2は図1のA-A線に沿う断面図である。透明基板(10)上に透明導電材料、例えばITOよりなる走査電極(11)が複数、互いに平行に配置されており、これを覆って全面には、SiN_xなどの絶縁膜(13)が積層されている。絶縁膜(13)上には、表示部となる予定の領域を囲む配向制御電極(4)が設けられている。配向制御電極(4)は、Cr、Al、Ti、ITOなどの導電材料を1000Å程度の厚さに積層して、エッチングにより表示部を除去することにより形成される。更に、全面には垂直配向膜(12)が設けられて基板(1)が構成される。

【0010】また、図3は他方の基板(2)の一部平面図であり、図4は図3のB-B線に沿う断面図である。透明基板(20)上に透明導電材料、例えばITOよりなるデータ電極(21)が複数、互いに平行に配置されており、電極中の表示部となる予定の領域には、電極の不在により形成されたX字型の配向制御窓(5)が設けられている。配向制御窓(5)はITOのパターニングの際、データ電極(21)の形成と同時に所定の部分がエッチング除去されて形成される。更に、全面には、垂直配向膜(22)が設けられて基板(2)が構成される。

【0011】以上の構造の両基板(1)(2)が、走査電極(11)とデータ電極(21)が互いに直交するように貼り合わされ、隙間に負の誘電率異方性をもつ液晶が封入されて本発明の実施例である液晶表示装置が構成される。図5は1画素分の断面図であり、図6は両基板(1)(2)を貼り合わせたときの走査電極(11)、データ電極(21)及び配向制御窓(5)の位置関係を示した平面図である。配向制御電極(4)は液晶の傾斜方向を画素の内側に規定するためのものであり、電位は全ての走査電極(11)よりも高いか、または、低い実効値に設定される。これより、両電極(11、21)と配向制御電極(4)の間には、図5の点線で示される形状の電気力線が生じる。即ち、走査電極(11)と配向

4

制御電極(4)間の電界のため、画素の端部において、表示領域内から表示領域外へ、走査電極(11)から斜め上方に向かう電気力線が生じる。負の誘電率異方性をもつ液晶分子(30)は、これにしたがって分子長軸が電気力線に直角になる方向に傾斜するが、液晶の連続体性に基づく弾性のために、最短で直角に近付くように画素の内側に傾斜することで、エネルギー的に安定となる。また、表示領域内のデータ電極(21)中に電極の不在により形成された配向制御窓(5)に対応する液晶層(3)中では、電気力線が存在しないか、少なくとも閾値以下の電圧が印加されるのみであるため、この部分の液晶分子(30)は初期の垂直配向状態に固定される。このように、配向制御電極(4)により画素の周縁部で液晶分子(30)の傾斜方向を規定し、配向制御窓(5)でこれに対応する部分の液晶分子(30)を基板に対して垂直方向に固定することにより、液晶の連続体性の作用のために、図6の矢印で示されるように、X字型の配向制御窓(5)で区切られた4つの領域では、液晶の傾斜方向は画素の各辺に直角で内側方向になり、互いに傾斜方向の異なる各領域の境界線は、配向制御窓(5)上に固定される。

【0012】以上に説明してきたことは、本願で示した実施例に限定されず、例えば、配向制御電極(4)をデータ電極(21)側に、配向制御窓(5)を走査電極(11)側に設けても同様である。

【0013】

【発明の効果】以上のように、液晶の配向を制御することにより、画素ごとに異なる形状のディスクリネーションを抑制し、全画素について同一の配向制御窓で固定することにより、全選択点の色度や輝度が均一になり、表示品位が向上した。特に、配向制御窓をX字型にとった場合は、配向制御窓以外の領域ではディスクリネーションは完全に消滅した。また、1画素につき、液晶分子の配向ベクトルが異なる領域の面積が、4方向にわたって同等になるので、コントラスト比の視角依存性が低減し、視角特性が向上した。

【図面の簡単な説明】

【図1】本発明の実施例である液晶表示装置を構成する一方の基板の平面図である。

【図2】図1のA-A線に沿う断面図である。

【図3】本発明の実施例である液晶表示装置を構成する他方の基板の平面図である。

【図4】図3のB-B線に沿う断面図である。

【図5】本発明の作用効果を説明する図である。

【図6】本発明の作用効果を説明する図である。

【図7】従来の液晶表示装置の平面図である。

【図8】図7のC-C線に沿う断面図である。

【符号の説明】

1、2 基板

2 TFT基板

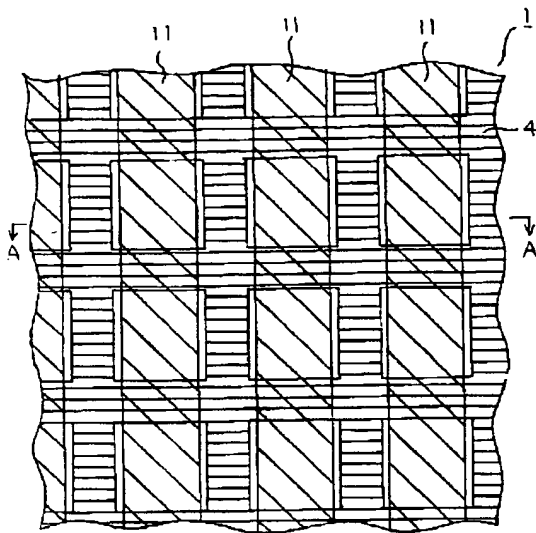
5

6

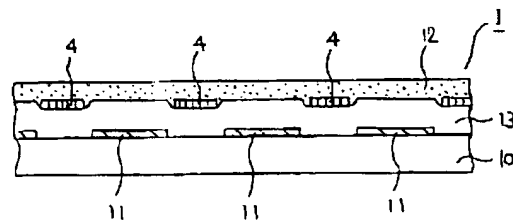
- 3 液晶層
- 4 配向制御電極
- 5 配向制御窓
- 10 透明基板
- 11 走査電極

- 12, 22 垂直配向膜
- 13 絶縁膜
- 21 データ電極
- 30 液晶分子

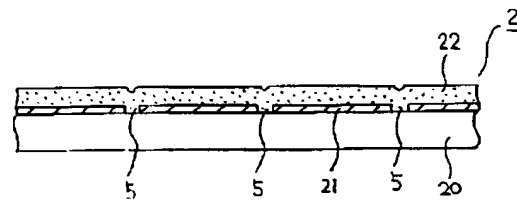
【図1】



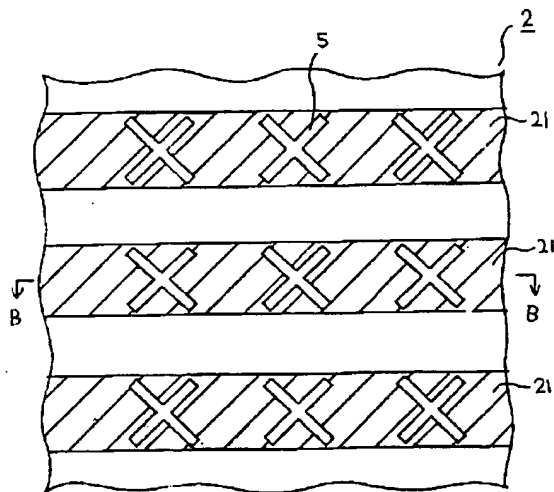
【図2】



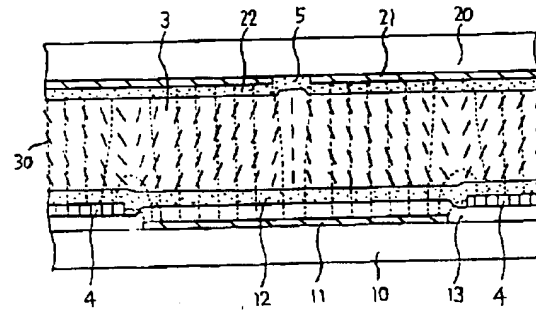
【図4】



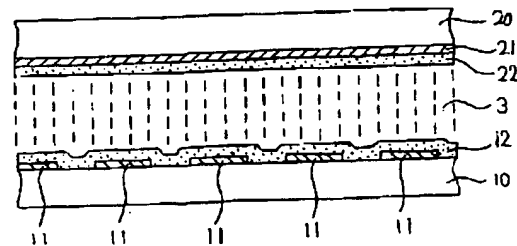
【図3】



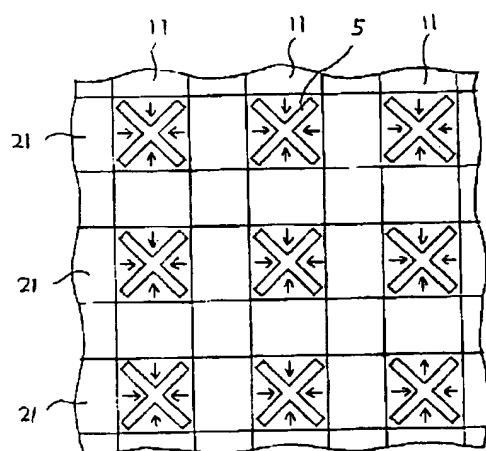
【図5】



【図8】



【図6】



【図7】

